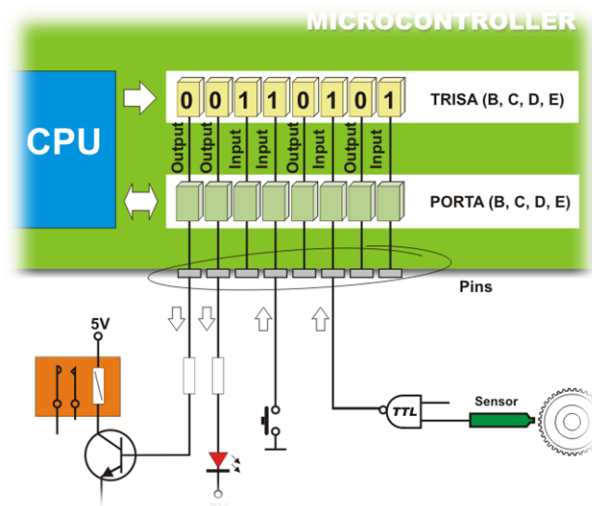


PORTS DE I/O PIC 16F628A



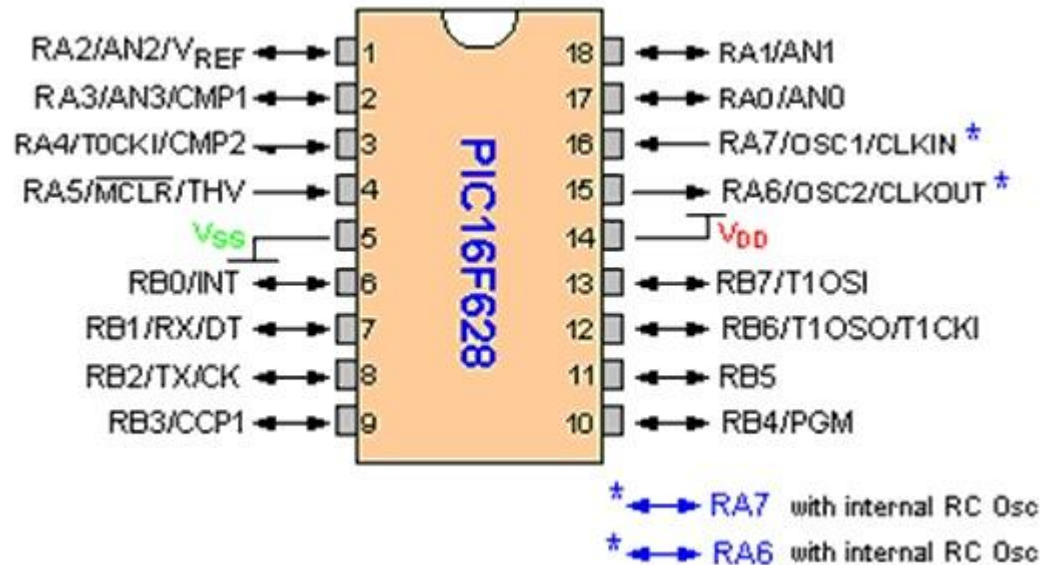
<http://www.mikroe.com/img/publication/pic-books/pic-microcontrollers/chapter/03/fig3-1.gif>

© Prof. Luiz Antonio Vargas Pinto
www.vargasp.com

Características

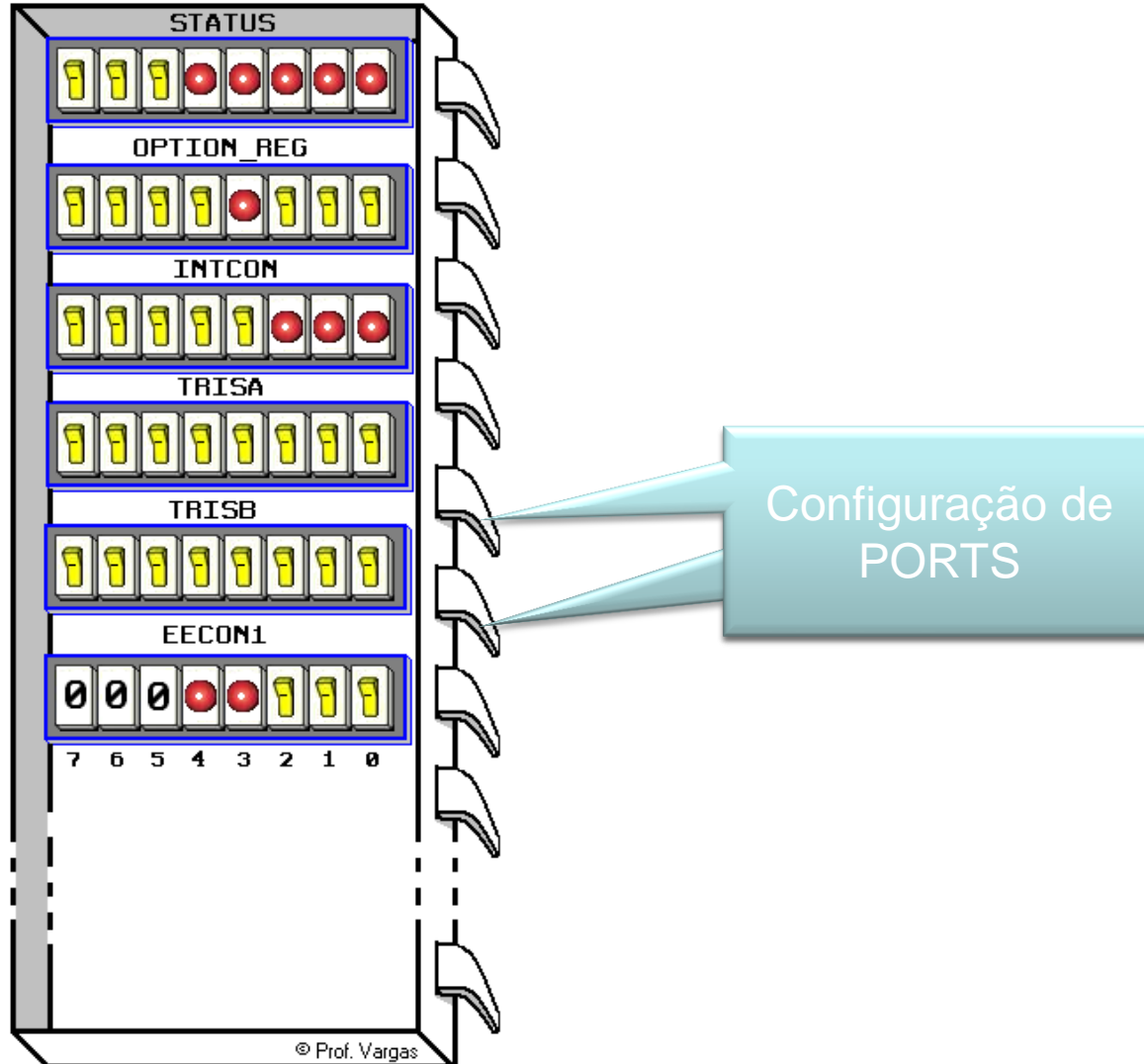
🌐 16 Ports de I/O

❌ 8RA e 8RB



🌐 Deste ponto de vista todos Ports são iguais, mas dadas as múltiplas funções devem ser configurados por meio do registro TRISA e TRISB

Visão geral



O registro TRISx

- É composto de 8 bits de 0 a 7 e que define o destino de cada Port

Bits	7	6	5	4	3	2	1	0
			1		0			

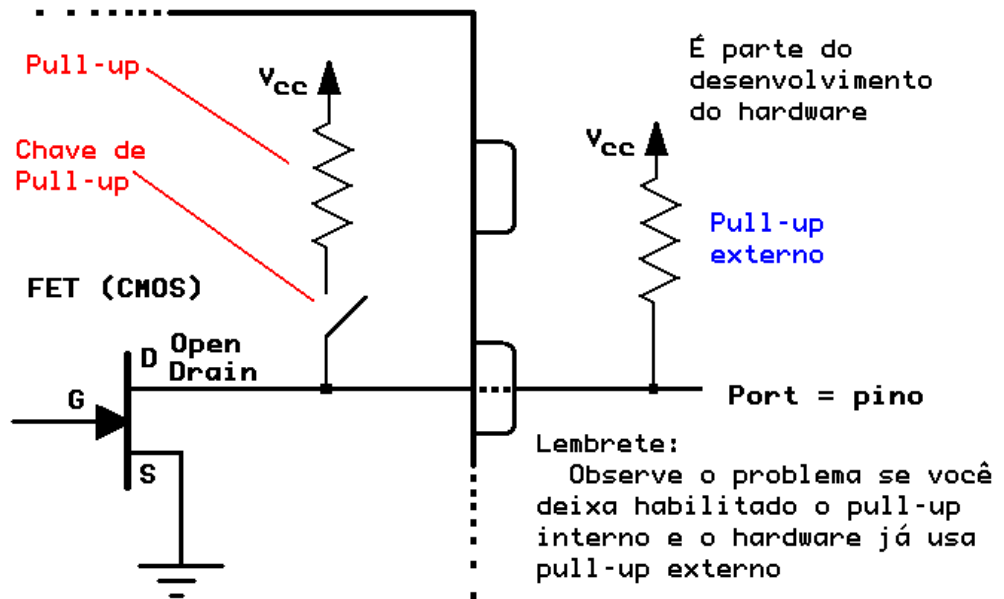
E só pode ser usado como entrada. Só se reconfigurado.

Estado de um port
0 = Output
1 = Input
Neste caso o
PORTx = 1 = Input

Aqui é só saída pois = 0

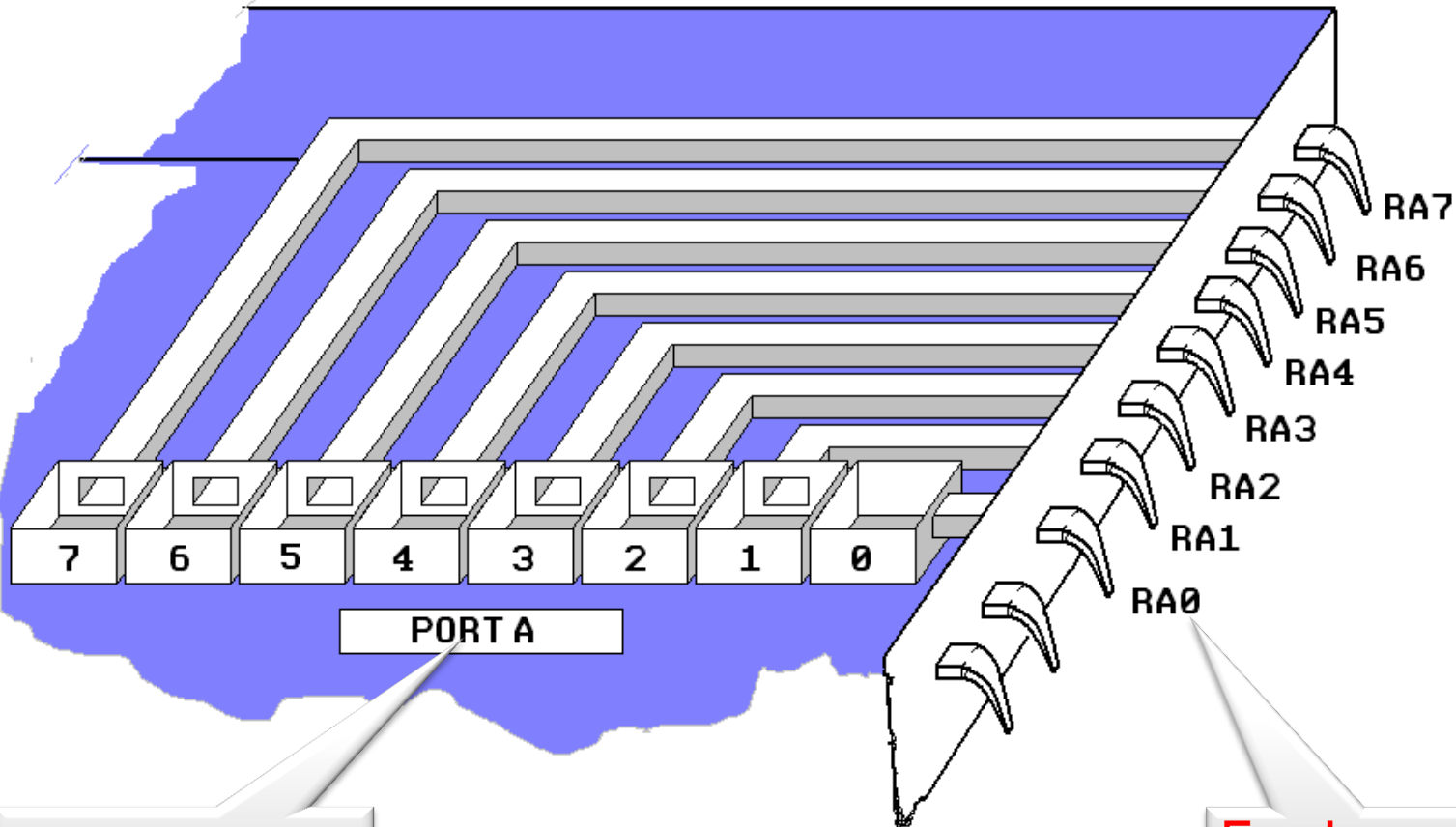
TRISx e PORTx

- 🌐 Há um TRISx para cada PORTx
- 🌐 No 16F628A temos TRISA e PORTA e TRISB e PORTB
- 🌐 Cada um é tipo OD - Open Drain



Registro PORTx

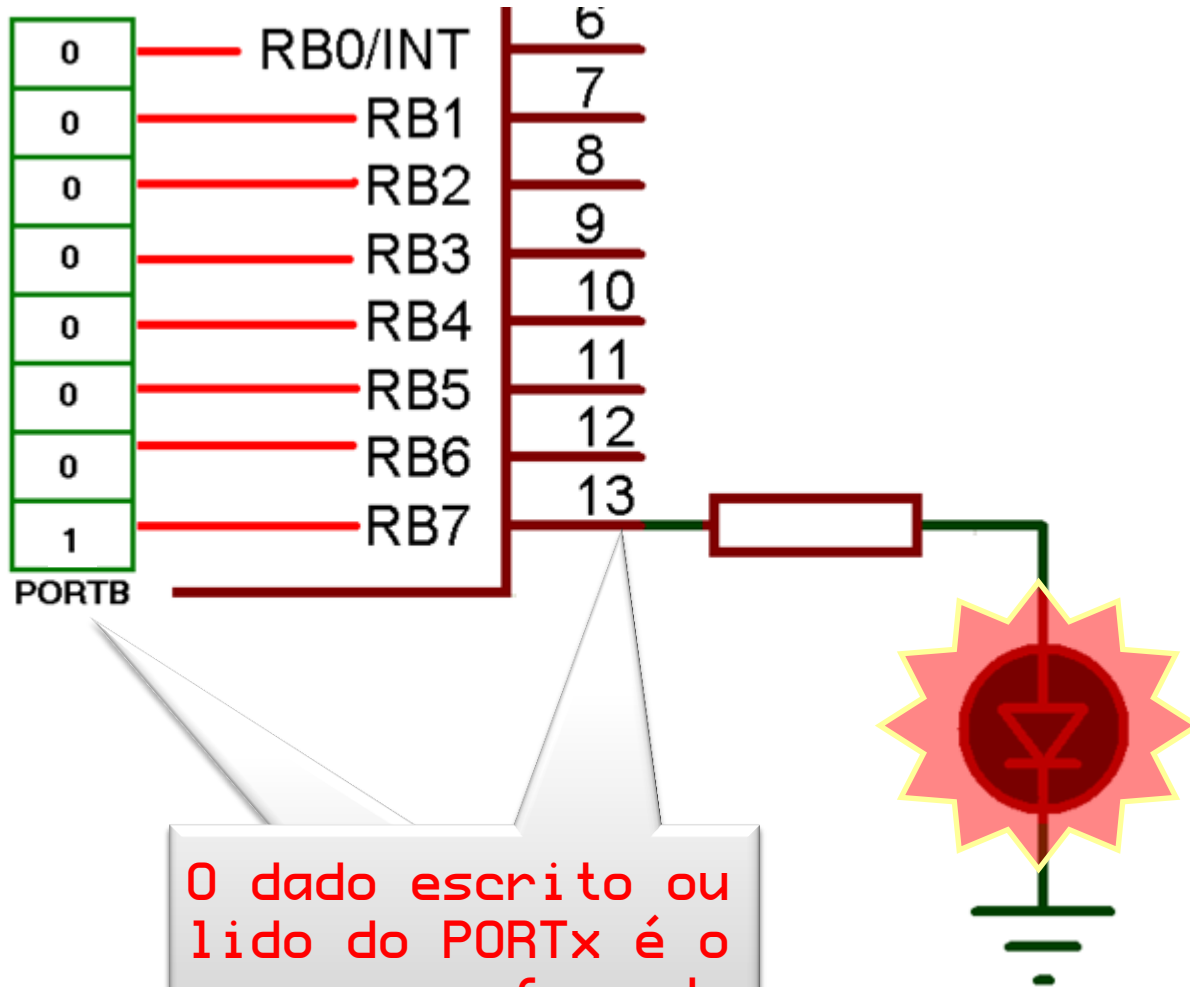
PORTA e PORTB



Interno por software

Exnterno por hardware

Usando no hardware



O dado escrito ou lido do PORTx é o mesmo que fora do CI